

WORKING SHEETS FOR FORTRAN DESIGN and IMPLEMENTATION

STARTING FROM Sept. 28 '78

TIMER₂ result (15時)
① SPA12 7441 PHL20-392^m 32 12 (H→2386m)
② MHC GE LOOP ← TIMERSET

System 40 豆
file no
Block card.
Recard card 4 豆
→ a 4 豆 2 豆 3 豆

参考資料

- D. Gries: Compiler Construction for Digital Computers, Wiley & Sons 1971
F. Bauer (ed): Compiler Construction - An Advanced Course, Springer-Verlag 1975 (Second Edition)
Aho et al: Principles of Compiler Design, Addison-Wesley, 1977
IBM: Fortran IV Programmer's Guide
三菱: FLAG 解説書
Cress et al: Description of /360 WATFOR. Dept. of Applied Analysis and Computer Science, Univ. of Waterloo. Rept. No. CSTR-1000
日本電気: ACOS-6 Fortran 文法説明書 FGB-2-2, 1976

by M. IIDA

行動の記録。(日付, 作業, 作業内容)

WATの大きさ
73K (全3000)

平均2000回/秒
平均1000回の完全更新に
して90KB以下

128Kの平均値は200
↓
32KW
ラスタサイズは15KByte!

実行時メモリ 15KB
211回/秒 70KB
作業機 40KB

128KB



our target
実行時メモリ 210K~3K (40K~50KB)
211回/秒 35K (140KB)
作業機 15K (60KB)

60KW

Expression Parserの解析規則

- ① $A**B**C$ は $(A**B)**C$ と $A**(B**C)$ の解釈は異なる (FLAGはX)
- ② A の子の $Left$ 及び $Right$ の優先順位は $Left$ が優先 (論理式)
- ③ Max 17 (or 18 bit) 以内 (論理式)

Left to Right の優先順位は $Left$ が優先

- ① 文字型変数の acc 処理 (NEC 仕様?)
- ② 変数宣言
- ③ 変数の $Left$ 及び $Right$ の優先順位は $Left$ が優先 (変数宣言)
- ④ 変数の $Left$ 及び $Right$ の優先順位は $Left$ が優先 (変数宣言)
- ⑤ 変数の $Left$ 及び $Right$ の優先順位は $Left$ が優先 (変数宣言)

① PAUSE は標準では無い。三行 - プログラムの終了動作

- ⑤ 変数宣言は実行後か $format$ での $format$ による $call$ での変数宣言の処理
- ⑥ $ENTRY$ 宣言


```

SUBROUTINE SUB(A, N)
  DIMENSION A(N)
  ...
  ENTRY SUB1(B)
  ...
  A(10) = B
            
```

 (変数宣言)

変数宣言の処理は $PLACER$ による

注

- ① 文字型変数の acc 処理 (NEC 仕様?)
- ② $CHARACTER * 2 I(2)$ DATA 'ABCD' } ?
- ③ $Format$ での $ANSI$ の処理
- ④ 変数宣言は $Left$ 及び $Right$ の優先順位は $Left$ が優先 (変数宣言)
- ⑤ $ENTRY$ が INT 属 (変数宣言) の処理は $Terminal$! $\rightarrow INT$ での処理
- ⑥ $ANINT$ は変数宣言の処理は $Terminal$!
- ⑦ $BLOCKDATA$ は変数宣言の処理は $Terminal$!